Министерство образования Республики Беларусь

Учреждение образования

«Белорусский государственный университет информатики

и радиоэлектроники»

Факультет компьютерных систем и сетей

УТВЕРЖДАЮ

Заведующий кафедрой ЭВМ

Б.В. Никульшин

(подпись)

« » 2021 г.

ЗАДАНИЕ

по курсовому проектированию

Студенту *Ященко Владиславу Павловичу*

1. Тема проекта: *Аппаратный комплекс распределенных вычислений на платформе Intel Edison*

2. Срок сдачи студентом законченного проекта *с 10.05.2022 по 16.05.2022 г*.

3. Исходные данные к проекту: разработать устройство, представляющее собой комплекс распределенных вычислений, выполненный на базе одноплатных микрокомпьютеров Intel Edison.

4. Содержание расчетно-пояснительной записки (перечень вопросов, которые подлежат разработке):

Введение

1. Разработка структурной схемы устройства.

2. Разработка функциональной схемы устройства.

3. Разработка принципиальной схемы устройства.

4. Разработка печатной платы.

5. Описание работы устройства.

Заключение.

Список литературы.

5. Перечень графического материала (с точным обозначением обязательных чертежей и графиков)

1. Структурная схема устройства (формат А4).

2. Функциональная электрическая схема устройства (формат А3).

3. Принципиальная электрическая схема заданных блоков устройства (формат А3).

6. Консультант по проекту *Воронов А.А.*

7. Дата выдачи задания *08.02.2022 г.*

8. Календарный график работы над проектом на весь период проектирования (с обозначением сроков выполнения и трудоемкости отдельных этапов):

разделы 1,2 к 24.09. – 20 %;

раздел 3 к 15.10. – 20 %;

раздел 4 к 05.11. – 25 %;

раздел 5 к 19.11. – 20 %;

оформление пояснительной записки и графического материала к 10.05 – 15 %

Защита курсового проекта 10.05 по 16.05

РУКОВОДИТЕЛЬ Воронов А.А.

(подпись)

Задание принял к исполнению 10.02.2022 *В. П. Ященко*

(дата и подпись студента)